

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-202050

(43)Date of publication of application : 27.07.2001

(51)Int.Cl. 809G 3/20
G09G 3/28

(21)Application number : 2000-160080 (71)Applicant : MATSUSHITA
ELECTRIC IND CO
LTD

(22)Date of filing : 30.05.2000 (72)Inventor : KIKO SHIGEO
SHOJI HIDEHIKO
HASHIGUCHI
JUNPEI

(30)Priority

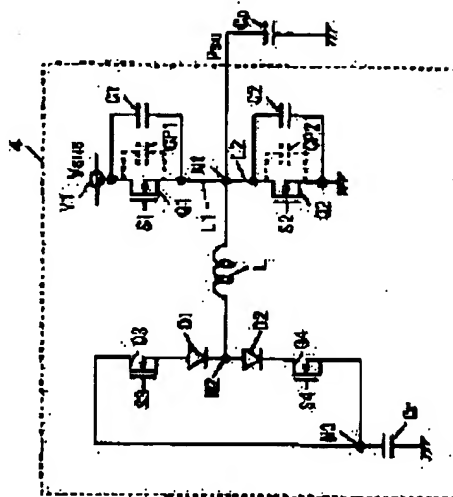
Priority 11317637 Priority 09.11.1999 Priority JP
number : date : country :

(54) DRIVING CIRCUIT AND DISPLAY DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a driving circuit and a display device which can suppress the radiation of an unnecessary high-frequency electromagnetic wave.

SOLUTION: Transistors Q1 and Q2 are increased in total drain-source capacity by connecting capacitors C1 and C2 in parallel between the drains and sources of the transistors Q1 and Q2 to reduce the inductance components of wires L1 and L2, the drain-source capacity values CP1 and CP2 of the transistors Q1 and Q2, and the resonance frequency of LC resonance by capacitors C1 and C2.



BEST AVAILABLE COPY

LEGAL STATUS

[Date of request for examination] 10.11.2000

[Date of sending the examiner's
decision of rejection]

[Kind of final disposal of application
other than the examiner's decision
of rejection or application
converted registration]

[Date of final disposal for
application]

[Patent number] 3369535

[Date of registration] 15.11.2002

[Number of appeal against
examiner's decision of rejection]

[Date of requesting appeal against
examiner's decision of rejection]

[Date of extinction of right]

(19) 日本特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号
特開2001-202050
(P2001-202050A)

(23) 公開日 平成13年7月27日 (2001.7.27)

(31) Int. Cl.	特許番号	F1	ナニヲ(参考)
G09G 3/20	611	G09G 3/20	811C 5C080
	624		624P
3/28		3/28	H

審査請求 否 請求項の数15 OL (全18頁)

(21) 出願番号 特願2000-180380 (P2000-180380)
 (22) 出願日 平成12年5月20日 (2000.5.20)
 (31) 発明の主題番号 特願2001-317837
 (32) 優先日 平成11年11月9日 (1999.11.9)
 (33) 優先権主張国 日本 (J F)

(71) 出願人 000006820
松下電器産業株式会社
大阪府門真市大字門真1006番地
 (72) 発明者 木子 茂雄
大阪府門真市大字門真1006番地 松下電器
産業株式会社内
 (72) 発明者 庄司 秀彦
大阪府門真市大字門真1006番地 松下電器
産業株式会社内
 (74) 代理人 100006805
弁理士 堀島 哲人 (外1名)

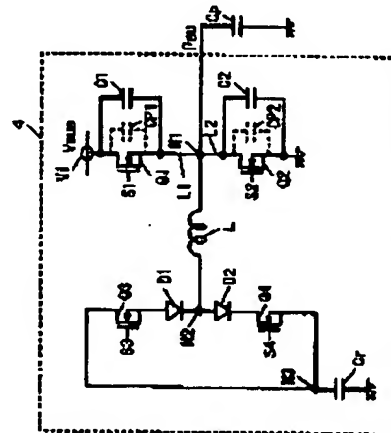
最終頁に続く

(54) 【発明の名称】 駆動回路および表示装置

(57) 【要約】

【課題】 不要な高周波の電流の輻射を抑制すること
 ができる駆動回路および表示装置を提供する。

【解決手段】 トランジスタQ1、Q2のドレイン・ソ
 ース間にコンデンサC1、C2を並列に接続してトラン
 ジスタQ1、Q2のドレイン・ソース間の全容量を増加
 させ、配線L1、L2のインダクタンス成分とトランジ
 スタQ1、Q2のドレイン・ソース間の容量CP1、CP
 2およびコンデンサC1、C2とによるLC共振の共
 振周波数を低減する。



JP,2001-202050,A

◎STANDARD ○ZOOM-UP ROTATION No Rotation

PREVIOUS PAGE

NEXT PAGE

DETAIL